

РЕШЕТНИКОВ И. КРИСС: восьмиразрядный компьютер для широкого спектра задач. — Радио, 2021, № 3, с. 28–33.

Ошибка в табл. 9

В табл. 9 на с. 31 статьи перепутаны данные во второй и третьей строках. Вся информация во второй строке относится к микроконтроллеру DD8, а в третьей строке — к микроконтроллеру DD5. Приведена исправленная табл. 9.

Благодарим читателя журнала **Лео-нида Игорев** за замеченную опечатку.

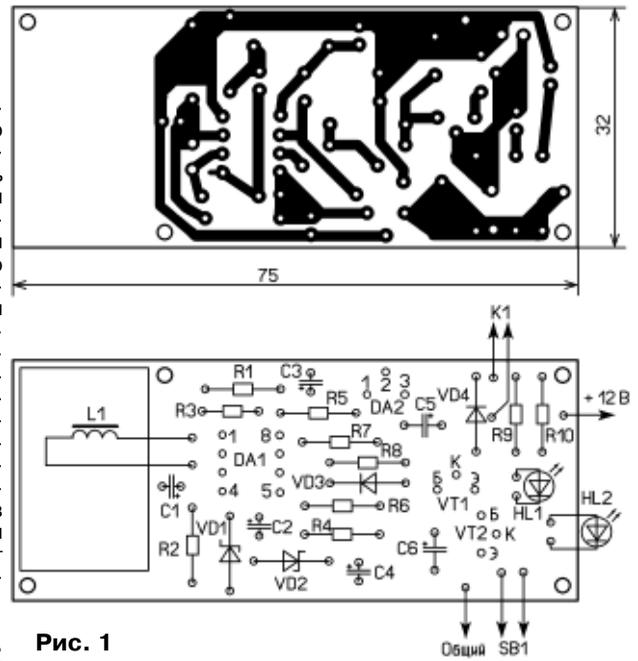
НОСОВЕЦ А., ЯНДУЛКИН И. Новогодняя ёлочка со светодиодными гирляндами. — Радио, 2018, № 11, с. 61–64.

Ошибка в схеме

От нашего читателя **С. Соболева** из г. Магнитогорска пришло письмо с вопросом о работоспособности описанного в статье устройства. Авторы провели проверку конструкции устройства и выявили собственную ошибку в

схеме. Её суть заключается в том, что вывод 31 микроконтроллера должен быть соединён не с общим проводом, а с плюсовой линией питания без подтягивающего резистора. Логический уровень на этом выводе сообщает микроконтроллеру, из какой памяти взять исполняемую программу. При низком логическом уровне используется программа из внешней памяти, при высоком — из внутренней. Авторы статьи благодарят читателя за сотрудничество.

МАРТЫНЮК Ю. РИС. 1 Блок управления насосом для автоматической стиральной машины. — Радио, 2021, № 9, с. 40, 41.

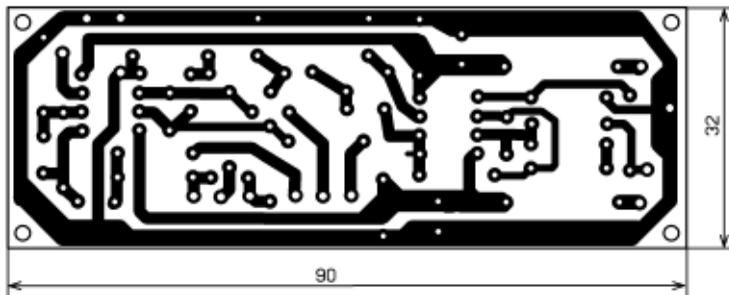


Печатная плата

Чертёж печатной платы устройства и размещение на ней элементов показан

Таблица 9

Обозначение на схеме	Тип	Brown-out	SPI	Boot flash	Boot reset	Clock	Ext	High	Low
DD1 (ЦПУ)	ATmega1284P	4.3 В	Enable	512 words	Enable	Ext Clock 6CK+65ms	0xFC	0xD6	0xE0
DD5 (КВУ)	ATmega328P	4.3 В	Enable	512 words	Enable	Ext Osc. 8 MHz, 16K, 64ms	0xFC	0xDC	0xBF
DD8 (VGA)	ATmega328P	4.3 В	Enable	256 words	Enable	Ext Clock 6CK+65ms	0xFC	0xDE	0xE0
DD11 (ГСИ)	ATtiny13	4.3 В	Enable			Ext Clock 14CK+65ms	0xFF	0xF9	0x78



ны на рис. 1. Она рассчитана на установку элементов, указанных в статье. Катушка L1 — катушка с магнитопроводом от реле РКМ-1, оно закреплено на плате с помощью клея или штатного винта.

От редакции. Чертёж печатной платы в формате Sprint-Layout размещён по адресу <http://ftp.radio.ru/pub/2021/11/nasos.zip> на нашем FTP-сервере.

СОКОЛОВ А. Предварительный УЗЧ с токовым выходом. — Радио, 2021, № 4, с. 21–23.

Печатная плата

Чертёж печатной платы устройства и размещение на ней элементов показаны на рис. 2. Она рассчитана на установку выводных элементов и микросхем в корпусе DIP8.

От редакции. Чертёж печатной платы в формате Sprint-Layout размещён по адресу <http://ftp.radio.ru/pub/2021/11/usil.zip> на нашем FTP-сервере.

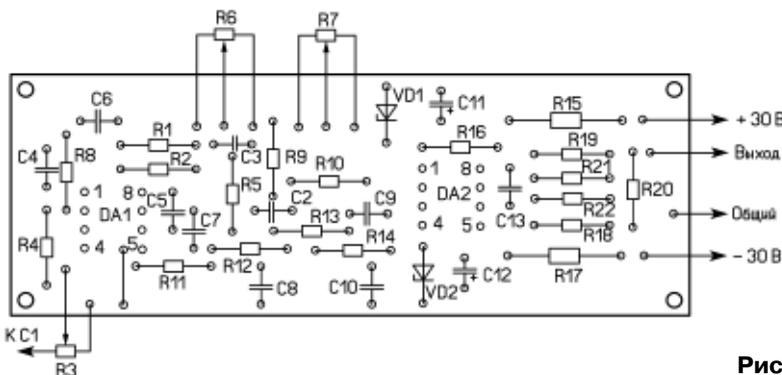


Рис. 2