

МАРТЫНОВ Г. Связь компьютера с мобильным телефоном. — Радио, 2008, № 9, с. 21.

Печатная плата.

Чертеж возможного варианта платы устройства представлен на **рис. 1**. На ней размещены все детали, кроме разь-

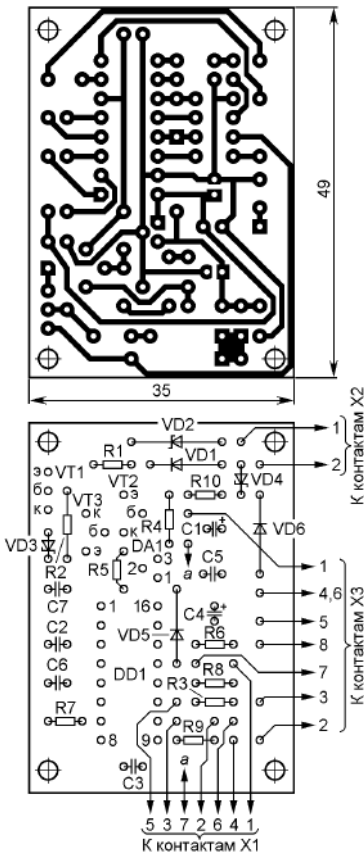


Рис. 1

емов. Плата рассчитана на установку резисторов МЛТ, С2-33, керамических конденсаторов К10-17 (С2, С3, С5—С7) и оксидных серии ТК фирмы Jamicon (остальные). Остальные детали — указанных в статье типов.

ДУХОВНИКОВ С. Шифратор и дешифратор пропорционального управления. — Радио, 2006, № 8, с. 44—46.

Печатные платы.

Чертежи возможных вариантов плат шифратора и дешифратора представлены соответственно на **рис. 2** и **3**. Они рассчитаны на применение резисторов МЛТ, С2-33, оксидных конденсаторов серии ТК фирмы Jamicon (С1 в обоих устройствах), керамических конденсаторов КД-1 (С4, С7 в шифраторе и С3, С5 в дешифраторе) и К10-17 (остальные), кварцевых резонаторов в корпусе HC49/S и стабилитрона KC156A в стеклянном корпусе.

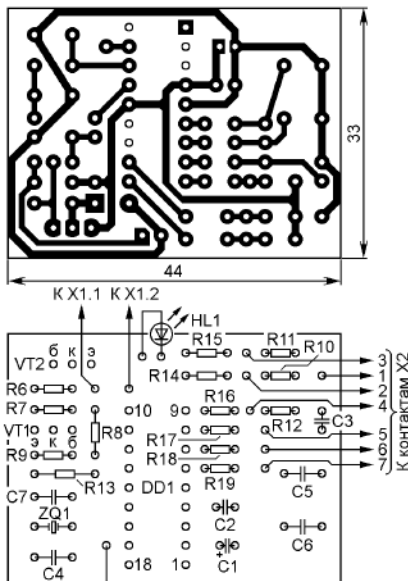


Рис. 2 К модулятору передатчика

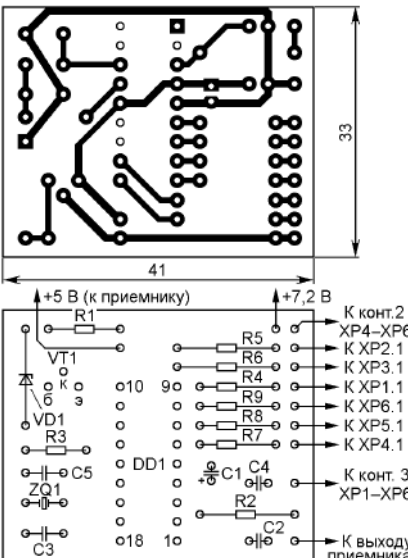


Рис. 3

КИБАРДИН Д. Удобный таймер для кухни. — Радио, 2010, № 5, с. 49—51.

Печатная плата.

Чертеж возможного варианта платы таймера представлен на **рис. 4**. Все резисторы — МЛТ, С2-33, конденсаторы С1, С6—С8 — керамические К10-17, остальные — оксидные серии ТК фирмы Jamicon. Конденсатор С4 составлен из двух (С4' — емкостью 47 и С4'' — 100 мкФ). Транзистор VT1 и оксидные конденсаторы установлены параллельно плате (первый закреплен винтом с гайкой, вторые приклеены клеем "Момент").

Кнопки SB1—SB4 — тактовые TS-A6PS-130, выключатель питания SA1 — движковый на три положения. В исходном (первом) положении батарея

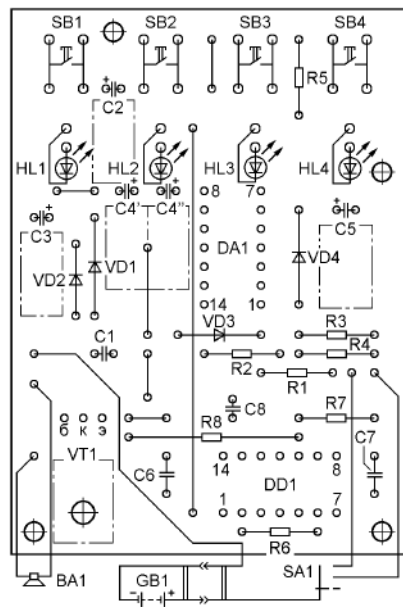
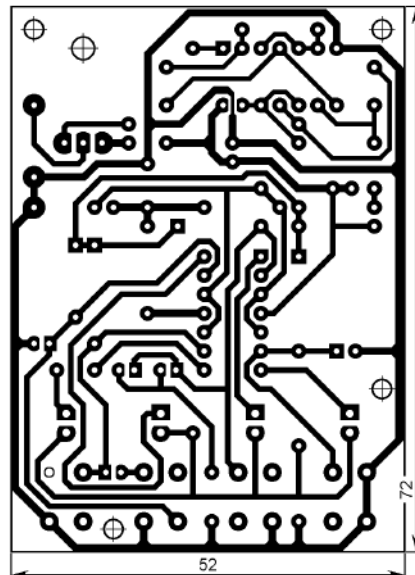


Рис. 4

отключена, во втором — подключается к резистору R4, а в третьем — к резисторам R1, R3 и цепям питания микросхем и транзистора.

При разработке платы оказалось удобным в качестве DA1.1 использовать OY с выводами 8—10, DA1.2 — с выводами 12—14, а DA1.3 и DA1.4 — соответственно с выводами 1—3 и 5—7.

ОБРАТИТЕ ВНИМАНИЕ

МУРАВЬЕВ А. Зарядное устройство на микроконтроллере. — Радио, 2008, № 5, с. 29—32; № 6, с. 28—31.

На схеме устройства (см. рис. 1 в № 5) резистор R38 должен быть соединен с выв. 3 и 6 микросхемы DD3, а ее выв. 1 — с выв. 11 микроконтроллера DD2, выключателем SA2 и резистором R36. Соответствующие изменения необходимо внести и в чертеж платы (рис. 4 в № 6). ■